

Facoltà di Scienze e Tecnologie

Curriculum

Docente: Valentino Liberali

Foto

Titoli

1986: Laurea in Ingegneria Elettronica presso l'Università di degli Studi di Pavia.

Curriculum professionale

1986-1987: Borsa di studio da SGS (ora STMicroelectronics) nell'ambito del Progetto Nazionale Microelettronica.

1987-1990: Contratto di lavoro a tempo determinato presso l'Istituto Nazionale di Fisica Nucleare - sezione di Milano.

1990-2000: Ricercatore presso il Dipartimento di Elettronica dell'Università degli Studi di Pavia.

2000-2009: Professore Associato presso il Dipartimento di Tecnologie dell'Informazione dell'Università degli Studi di Milano (Sede di Crema).

2010-oggi: Professore Associato presso il Dipartimento di Fisica dell'Università degli Studi di Milano.

Responsabile locale del progetto europeo FP7 SkyFLASH.

Responsabile nazionale del progetto FTK dell'Istituto Nazionale di Fisica Nucleare.

Pubblicazioni

(Pubblicazioni sull'Archivio Istituzionale della Ricerca)

G. Boselli, G. Trucco, V. Liberali, "Properties of digital switching currents in fully CMOS combinational logic", IEEE Transactions on Very Large Scale Integration (VLSI) Systems (ISSN 1063-8210), vol. 18, pp. 1625-1638, Dec. 2010.

A. Andreani, A. Andreatza, A. Annovi, M. Beretta, V. Bevacqua, M. Bogdan, E. Bossini, A. Boveia, F. Canelli, Y. Cheng, M. Citterio, F. Crescioli, M. Dell'Orso, G. Drake, M. Dunford, J. F. Genat, P. Giannetti, F. Giorgi, J. Hoff, A. Kapliy, M. Kasten, Y. K. Kim, N. Kimura, A. Lanza, V. Liberali, T. Liu, A. McCarn, C. Melachrinou, C. Meroni, A. Negri,

M. Neubauef, M. Piendibene, J. Proudfoot, G. Punzi, M. Riva, F. Sabatirri, I. Sacco, L. Sartori, M. Shochet, A. Stabile, F. Tang, A. Todri, R. Tripiccione, J. Tuggle, V. Vercesi, M. Villa, R. A. Vitillo, G. Volpi, J. Wu, K. Yorita, J. Zhang, "Enhancement of the ATLAS trigger system with a hardware tracker finder FTK", IOP Journal of Instrumentation, vol. 5, pp. C12037.1-C12037.5, Dec. 2010.

G. Trucco, V. Liberali, "Analog Design Issues for Mixed-Signal CMOS Integrated Circuits", Chapter 8 in: E. Tlelo-Cuautle (Ed.), Advances in Analog Circuits, InTech, Rijeka, Croatia, 2011 (ISBN 978-953-307-323-1).

F. Forti, C. Avanzini, G. Batignani, S. Bettarini, F. Bosi, G. Calderini, M. Ceccanti, R. Cenci, A. Cervelli, F. Crescioli, M. Dell'Orso, P. Giannetti, M. A. Giorgi, A. Lusiani, S. Gregucci, P. Mammini, G. Marchiori, M. Massa, F. Morsani, N. Neri, E. Paoloni, M. Piendibene, A. Profeti, G. Rizzo, L. Sartori, J. Walsh, E. Yurtsev, M. Manghisoni, V. Re, G. Traversi, M. Bruschi, R. Di Sipio, B. Giacobbe, A. Gabrielli, F. Giorgi, G. Pellegrini, C. Sbarra, N. Semprini, R. Spighi, S. Valentinetti, M. Villa, A. Zoccoli, M. Citterio, V. Liberali, F. Palombo, C. Andreoli, L. Gaioni, E. Pozzati, L. Ratti, V. Speziali, D. Gamba, G. Giraud, P. Mereu, G. F. Dalla Betta, G. Soncini, G. Fontana, M. Bomben, L. Bosisio, P. Cristaudo, G. Giacomini, D. Jugovaz, L. Lanceri, I. Rashevskaya, L. Vitale, G. Venier, "The SuperB silicon vertex tracker", Nuclear Instruments and Methods in Physics Research Section A: Accelerators, Spectrometers, Detectors and Associated Equipment (ISSN 0168-9002), vol. 636, pp. S168-S172, Apr. 2011.

A. Bernasconi, V. Ciriani, V. Liberali, G. Trucco, T. Villa, "An approximation algorithm for cofactoring-based synthesis", in Proc. ACM Great Lakes Symposium on VLSI (GLSVLSI), pp. 193-198, Lausanne, Switzerland, May 2011.

Ambito di ricerca

Progettazione di circuiti integrati in tecnologia CMOS, in particolare circuiti analogici e misti, interfacce per sensori, circuiti resistenti alle radiazioni, circuiti dedicati per esperimenti di fisica delle alte energie.

webmaster

powered by 